

PROBLEMAS RESUELTOS

Problema 1

a) Simplificar por el método de Karnaugh la siguiente expresión:

$$S = \bar{c} \cdot d + a \cdot \bar{b} \cdot c \cdot \bar{d} + a \cdot \bar{b} \cdot \bar{c} \cdot \bar{d} + a \cdot b \cdot \bar{c} \cdot \bar{d} + b \cdot c \cdot d$$

b) Dibujar un circuito que realice dicha función con puertas lógicas

(Selectividad andaluza)

a. Obtenemos la expresión canónica y realizamos el mapa de Karnaugh para cuatro variables

$$S = \bar{c} \cdot d + a \cdot \bar{b} \cdot c \cdot \bar{d} + a \cdot \bar{b} \cdot \bar{c} \cdot \bar{d} + a \cdot b \cdot \bar{c} \cdot \bar{d} + b \cdot c \cdot d$$

$$S = \bar{c} \cdot d \cdot (a + \bar{a}) \cdot (b + \bar{b}) + a \cdot \bar{b} \cdot c \cdot \bar{d} + a \cdot \bar{b} \cdot \bar{c} \cdot \bar{d} + a \cdot b \cdot \bar{c} \cdot \bar{d} + b \cdot c \cdot d \cdot (a + \bar{a})$$

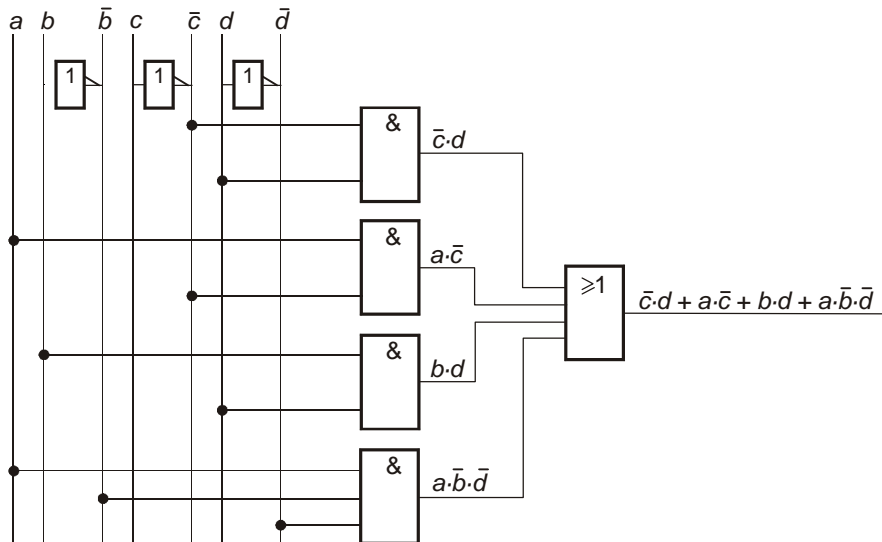
$$S = a \cdot b \cdot \bar{c} \cdot d + \bar{a} \cdot b \cdot \bar{c} \cdot d + a \cdot \bar{b} \cdot \bar{c} \cdot d + \bar{a} \cdot \bar{b} \cdot \bar{c} \cdot d + a \cdot \bar{b} \cdot c \cdot \bar{d} + a \cdot \bar{b} \cdot \bar{c} \cdot \bar{d} + a \cdot b \cdot \bar{c} \cdot \bar{d} + \bar{a} \cdot b \cdot c \cdot d + a \cdot b \cdot c \cdot d$$

<i>cd</i>	00	01	11	10
<i>ab</i>	00	1		
01		1	1	
11	1	1	1	
10	1	1		1

b. La función simplificada es

$$S = \bar{c} \cdot d + a \cdot \bar{c} + b \cdot d + a \cdot \bar{b} \cdot \bar{d}$$

y su circuito



Problema 2

Simplificar la siguiente función y obtener su circuito electrónico con el menor número de puertas:

$$F = \bar{a} \cdot \bar{b} \cdot c + (a + b) \cdot c$$

(Selectividad andaluza)

Obtenemos la expresión canónica y la simplificamos por el método de Karnaugh

$$F = \bar{a} \cdot \bar{b} \cdot c + a \cdot c + b \cdot c$$

$$F = \bar{a} \cdot \bar{b} \cdot c + a \cdot c(b + \bar{b}) + b \cdot c(a + \bar{a})$$

$$F = \bar{a} \cdot \bar{b} \cdot c + a \cdot b \cdot c + a \cdot \bar{b} \cdot c + a \cdot b \cdot c + \bar{a} \cdot b \cdot c$$

Como $a \cdot b \cdot c + a \cdot b \cdot c = a \cdot b \cdot c$

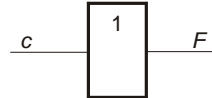
la función canónica queda $F = \bar{a} \cdot \bar{b} \cdot c + a \cdot b \cdot c + a \cdot \bar{b} \cdot c + \bar{a} \cdot b \cdot c$

<i>bc</i>	00	01	11	10
<i>a</i>				
0		1	1	
1		1	1	

La función obtenida es

$$F = c$$

y el circuito



Problema 3

Dada la siguiente función:

$$S = \bar{a} \cdot \bar{b} + \bar{a} \cdot \bar{c} + a \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b$$

a) Obtenga su forma canónica como suma de productos lógicos.
 b) Obtenga su expresión más significativa.
 c) Realice la función empleando sólo puertas NAND.

(Propuesto Andalucía 96/97)

a. Obtenemos su función canónica como suma de productos

$$S = \bar{a} \cdot \bar{b} + \bar{a} \cdot \bar{c} + a \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b$$

$$S = \bar{a} \cdot \bar{b} \cdot (c + \bar{c}) + \bar{a} \cdot \bar{c} \cdot (b + \bar{b}) + a \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b \cdot (c + \bar{c})$$

$$S = \bar{a} \cdot \bar{b} \cdot c + \bar{a} \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b \cdot \bar{c} + \bar{a} \cdot \bar{b} \cdot \bar{c} + a \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b \cdot c + \bar{a} \cdot b \cdot \bar{c}$$

$$S = \bar{a} \cdot \bar{b} \cdot c + \bar{a} \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b \cdot \bar{c} + a \cdot \bar{b} \cdot \bar{c} + \bar{a} \cdot b \cdot c$$

b. Situamos los términos de la función sobre la cuadrícula para tres variables y simplificamos la función por Karnaugh

	<i>bc</i>	00	01	11	10
<i>a</i>	0	1	1	1	1
	1	1			

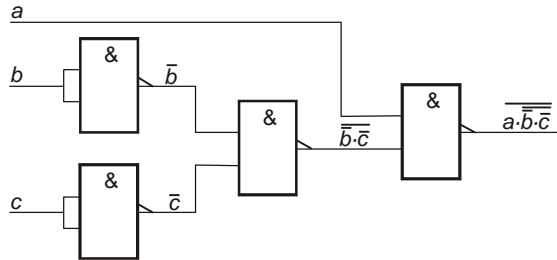
La función obtenida es

$$S = \bar{a} + \bar{b} \cdot \bar{c}$$

c. Transformamos la función para ser realizada con puertas NAND

$$S = \bar{a} + \bar{b} \cdot \bar{c} = \overline{\overline{\bar{a} + \bar{b} \cdot \bar{c}}} = \overline{\overline{\bar{a}} \cdot \overline{\overline{\bar{b} \cdot \bar{c}}}} = \overline{\bar{a} \cdot \overline{\bar{b} \cdot \bar{c}}}$$

y el circuito que obtenemos



Problema 4

Diseñar un circuito electrónico que cumpla la siguiente tabla de verdad para la función $F(a, b, c)$ con el menor número de puertas lógicas.

a	b	c	F
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

(Selectividad andaluza)

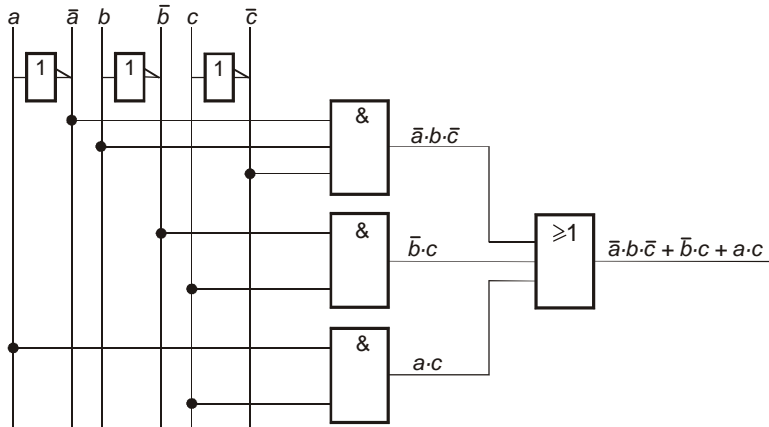
Situamos los términos que hacen verdadera la función sobre la cuadrícula de tres variables para simplificar por el método de Karnaugh

bc	00	01	11	10
a				
0		1		1
1		1	1	

La función obtenida es

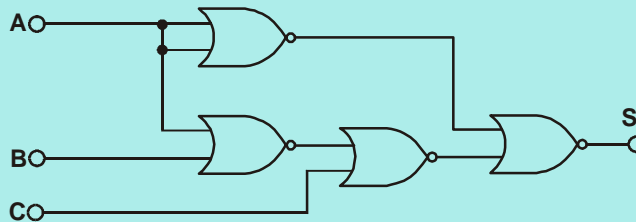
$$F = \bar{a} \cdot b \cdot \bar{c} + \bar{b} \cdot c + a \cdot c$$

y su circuito



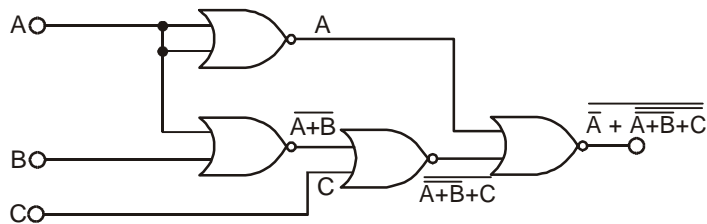
Problema 5

Dado el siguiente esquema, obtenga la función de salida (S) y simplifíquela.



(Propuesto Andalucía 97/98)

Sobre el circuito vamos obteniendo las operaciones efectuadas a través de las puertas, hasta llegar a la salida



Obtenida la función la simplificamos algebraicamente

$$\begin{aligned}
 S &= \overline{\overline{\overline{\overline{A + A + B + C}}}} = \overline{\overline{\overline{A \cdot A + B + C}}} = \overline{\overline{A \cdot (A + B + C)}} = \\
 &= \overline{A \cdot (\overline{A} \cdot \overline{B} + C)} = A \cdot \overline{A} \cdot \overline{B} + A \cdot C = A \cdot C
 \end{aligned}$$

Problema 6

Un motor eléctrico puede girar en ambos sentidos por medio de dos contactores: "D" para el giro a derecha y "I" para el giro a izquierda. Estos dos contactores son comandados por dos pulsadores de giro "d" (derecha) e "i" (izquierda) y un interruptor de selección "L" de acuerdo con las siguientes condiciones:

- Si sólo se pulsa uno de los dos botones de giro, el motor gira en el sentido correspondiente.
- Si se pulsan los dos botones de giro simultáneamente, el sentido de giro depende del estado del interruptor "L" de forma que,
 - Si "L" está activado, el motor gira a la derecha.
 - Si "L" está en reposo, el motor gira a la izquierda.

Establecer :

- a) La tabla de verdad.
- b) Las funciones lógicas D e I y simplificarlas.
- c) Su circuito lógico mediante puertas.

(Selectividad andaluza)

a. Realizamos la tabla de verdad contemplando las dos salidas

d	i	L	D	I
0	0	0	0	0
0	0	1	0	0
0	1	0	0	1
0	1	1	0	1
1	0	0	1	0
1	0	1	1	0
1	1	0	0	1
1	1	1	1	0

b. De las funciones deducidas de la tabla, situamos sus términos sobre las cuadrículas correspondientes de tres variables y las simplificamos por Karnaugh

$$D = d \cdot \bar{i} \cdot \bar{L} + d \cdot \bar{i} \cdot L + d \cdot i \cdot L$$

$\bar{i}L$	00	01	11	10
d	0			
1	1	1	1	

$$D = d \cdot \bar{i} + d \cdot L$$

$$D = d \cdot (\bar{i} + L)$$

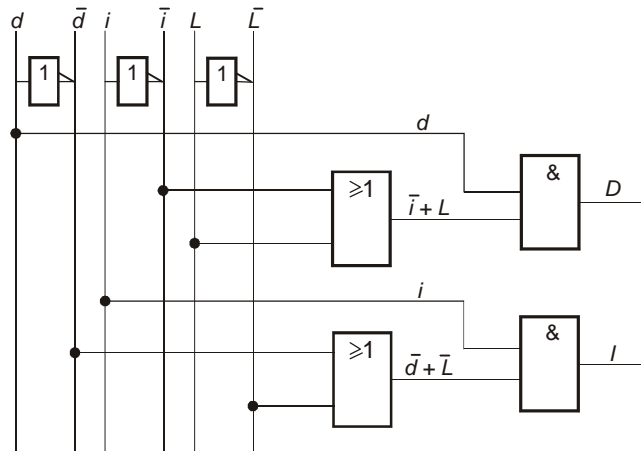
$$I = \bar{d} \cdot i \cdot \bar{L} + \bar{d} \cdot i \cdot L + d \cdot i \cdot \bar{L}$$

$\bar{i}L$	00	01	11	10
d	0		1	1
1				1

$$I = \bar{d} \cdot i + i \cdot \bar{L}$$

$$I = i \cdot (\bar{d} + \bar{L})$$

C. El circuito será



Problema 7

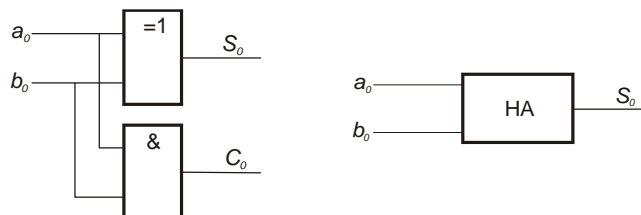
Diseñe un circuito combinacional que realice la suma aritmética de dos números binarios, uno de un bit y otro de dos bits, y cuyo resultado también esté dado en binario. Represente el circuito mediante puertas lógicas.

(Propuesto Andalucía 97/98)

La suma de los dos números sería $S = a_0 + b_1b_0$

Tendríamos que sumar órdenes iguales, por lo que haríamos $S_0 = a_0 + b_0$ que podría dar un acarreo C_0

a_0	b_0	S_0	C_0
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

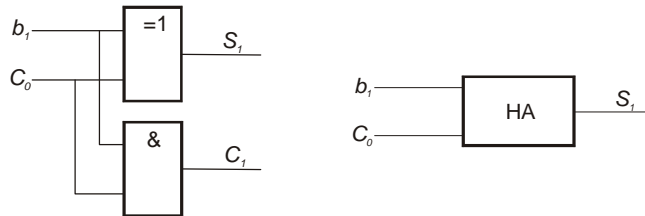


$$S_0 = \bar{a}_0 \cdot b_0 + a_0 \cdot \bar{b}_0 = a_0 \oplus b_0$$

$$C_0 = a_0 \cdot b_0$$

El acarreo C_0 se tendrá que sumar con el orden superior del número de dos bits, de la forma $S_1 = b_1 + C_0$, y podría dar un acarreo C_1

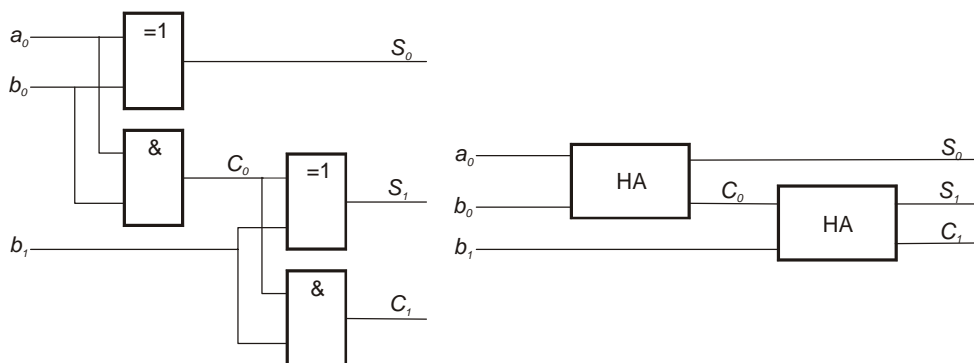
b_1	C_0	S_1	C_1
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1



$$S_1 = \bar{b}_1 \cdot C_0 + b_1 \cdot \bar{C}_0 = b_1 \oplus C_0$$

$$C_1 = b_1 \cdot C_0$$

El circuito que resulta acoplando los dos módulos anteriores



La suma vendría expresada por el número $C_1 S_1 S_0$, siendo S_0 el bit de menor peso.

Problema 8

Un motor es controlado mediante tres pulsadores A, B y C.

Diseñe su circuito de control mediante puertas lógicas que cumpla las siguientes condiciones de funcionamiento:

- Si se pulsán los tres pulsadores el motor se activa.
- Si se pulsán dos pulsadores cualesquiera, el motor se activa pero se enciende una lámpara adicional como señal de emergencia.
- Si sólo se pulsa un pulsador, el motor no se excita, pero se enciende la lámpara indicadora de emergencia.
- Si no se pulsa ningún interruptor, ni el motor ni la lámpara se activan.

(Selectividad andaluza septiembre-97)

Obtenemos la tabla de verdad para las dos salidas, según las especificaciones, y expresamos sus funciones canónicas

A	B	C	M	L
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	1
1	0	0	0	1
1	0	1	1	1
1	1	0	1	1
1	1	1	1	0

$$M = \bar{A} \cdot B \cdot C + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C} + A \cdot B \cdot C$$

$$L = \bar{A} \cdot \bar{B} \cdot C + \bar{A} \cdot B \cdot \bar{C} + \bar{A} \cdot B \cdot C + A \cdot \bar{B} \cdot \bar{C} + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C}$$

Por el método tabular obtenemos sus funciones simplificadas

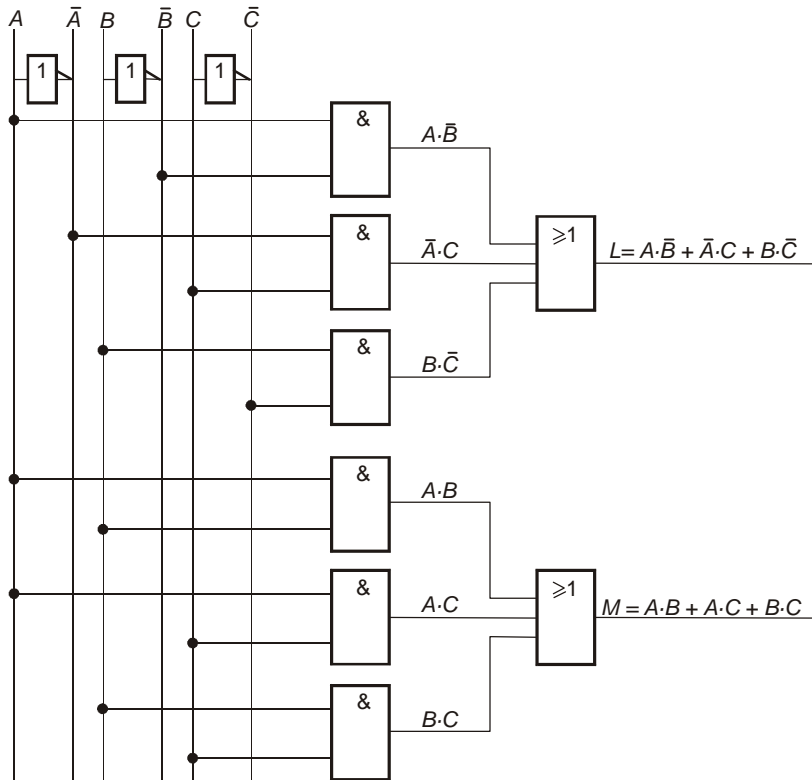
BC	00	01	11	10
A			1	
0			1	
1		1	1	1

$$M = B \cdot C + A \cdot C + A \cdot B$$

BC	00	01	11	10
A		1	1	1
0		1	1	1
1	1	1		1

$$L = \bar{A} \cdot C + A \cdot \bar{B} + B \cdot \bar{C}$$

Dibujamos su circuito



Problema 9

En un sistema determinado, para realizar una función específica, se debe actuar sobre uno u otro de los dos pulsadores disponibles. Se pide:

- Tabla de verdad del proceso.
- Realizar el esquema de tres circuitos, uno eléctrico, otro neumático y otro electrónico que realicen la función indicada.
- Comparar los tres circuitos indicando ventajas, inconvenientes y aplicaciones de estos.

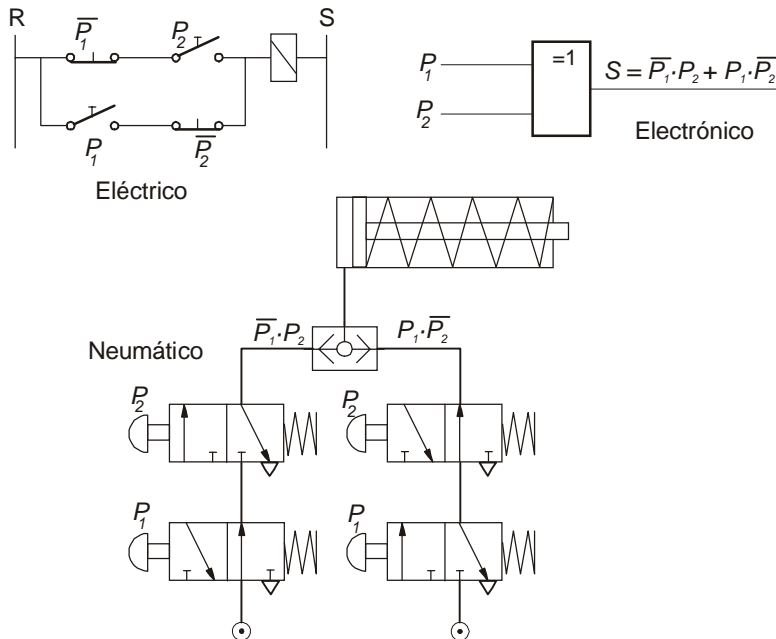
(Selectividad andaluza)

a. La tabla de verdad y la función que se deduce de ella son:

P_1	P_2	S
0	0	0
0	1	1
1	1	1
1	1	0

$$S = \bar{P}_1 \cdot P_2 + P_1 \cdot \bar{P}_2 = P_1 \oplus P_2$$

b. Los tres circuitos podrían ser

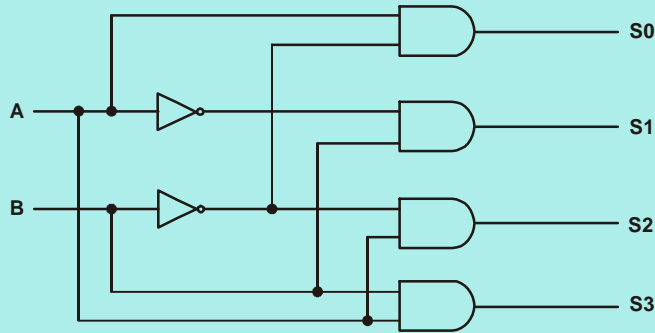


c. Comparamos los tres tipos de circuitos de dos formas diferentes; una basándonos en su características generales y otra en función de los procesos a realizar.

Circuitos	Ventajas	Inconvenientes	Aplicaciones
Eléctricos	Pueden controlar grandes potencias por sí solos	Desgastes mecánicos y producción de chispas	Circuitos de control simples
Neumáticos	No necesitan circuito de retorno de fluido	Ruidosos y caros	Aplicaciones industriales
Electrónicos	Muy fiables Pueden realizar funciones lógicas No existen desgastes mecánicos No necesitan instalaciones pesadas	No pueden controlar grandes potencias directamente con salidas lógicas	Controles realimentados

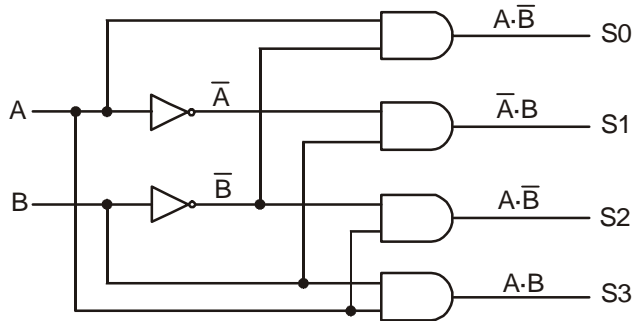
Problema 10

Obtener la tabla de verdad que se corresponde con el circuito de la figura, y las ecuaciones de cada una de las funciones, S0, S1, S2 y S3.



(Propuesto Andalucía 98/99)

Sobre el circuito vamos obteniendo las operaciones efectuadas a través de las puertas, hasta llegar a la salida



Observando el circuito realizamos su tabla de verdad

A	B	S ₀	S ₁	S ₂	S ₃
0	0	0	0	0	0
0	1	0	1	0	0
1	0	1	0	1	0
1	1	0	0	0	1

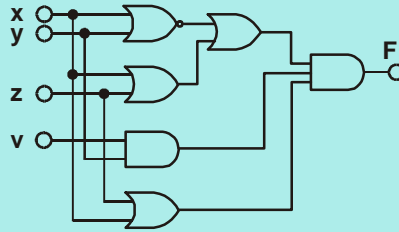
Basándonos en el circuito o en la tabla podemos escribir las funciones de las salidas

$$S_0 = A \cdot \bar{B} \quad S_1 = \bar{A} \cdot B \quad S_2 = A \cdot B \quad S_3 = \bar{A} \cdot \bar{B}$$

Problema 11

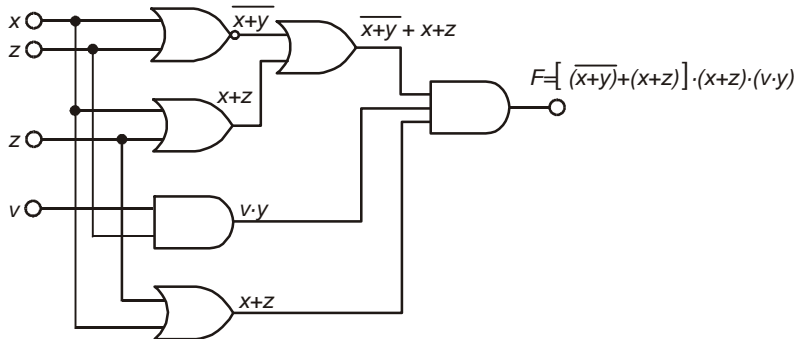
En relación con el esquema adjunto:

- a) Obtenga la función lógica $F(x, y, z, v)$.
- b) Obtenga su tabla de verdad.
- c) Realícela de nuevo con el menor número de puertas lógicas.



(Propuesto Andalucía 97/98)

a. La función que se obtiene del circuito es



La función resultante según se indica en la figura anterior

$$F = \left(\overline{(x+y)} + (x+z) \right) \cdot (x+z) \cdot (v \cdot y)$$

si la simplificamos algebraicamente por la propiedad de absorción

$$F = (x+z) \cdot (v \cdot y)$$

que desarrollándola

$$F = x \cdot y \cdot v + y \cdot v \cdot z$$

b. Obtenemos su expresión canónica para poder realizar su tabla de verdad

$$\begin{aligned}
 F &= x \cdot y \cdot v + y \cdot v \cdot z = x \cdot y \cdot v \cdot (z + \bar{z}) + y \cdot v \cdot z \cdot (x + \bar{x}) = \\
 &= x \cdot y \cdot v \cdot z + x \cdot y \cdot v \cdot \bar{z} + x \cdot y \cdot v \cdot z + \bar{x} \cdot y \cdot v \cdot z = \\
 &= x \cdot y \cdot v \cdot z + x \cdot y \cdot v \cdot \bar{z} + \bar{x} \cdot y \cdot v \cdot z
 \end{aligned}$$

La tabla será

x	y	v	z	S
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	1
1	1	1	1	1

c. Situamos los tres términos sobre la cuadrícula para simplificarlos por Karnaugh

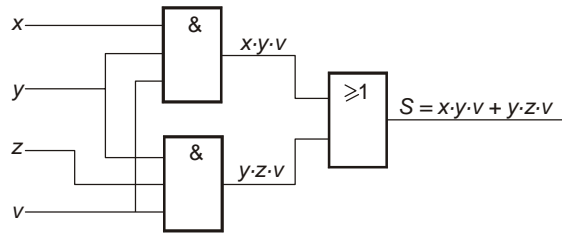
$$F = x \cdot y \cdot v \cdot z + x \cdot y \cdot v \cdot \bar{z} + \bar{x} \cdot y \cdot v \cdot z$$

	vz	00	01	11	10
xy	00				
01			1		
11			1	1	
10					

y obtenemos la función, que no es otra que la que se obtuvo por simplificación algebraica

$$F = x \cdot y \cdot v + y \cdot v \cdot z$$

El circuito resultante será



Problema 12

Un circuito digital posee una entrada de señal, E, otra entrada de selección, S, y dos salidas de señal Y₁ e Y₂, siendo su funcionamiento el siguiente:

- Si S = 1, Y₁ = E y Y₂ = 0
- Si S = 0, Y₂ = E y Y₁ = 0

Obtenga un circuito lógico que realice dicha función.

(Propuesto Andalucía 98/99)

Realizamos primeramente su tabla de verdad

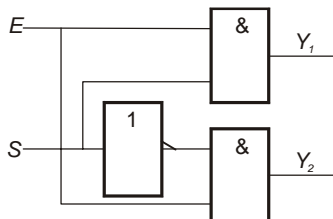
E	S	Y ₁	Y ₂
0	0	0	0
0	1	0	0
1	0	0	1
1	1	1	0

Las funciones obtenidas son

$$Y_1 = E \cdot S$$

$$Y_2 = E \cdot \bar{S}$$

El circuito resultante será



Problema 13

Un sistema electrónico de alarma está constituido por cuatro detectores a, b, c y d. La alarma debe dispararse cuando se activen tres o cuatro detectores. Si se activan sólo dos detectores su disparo es indiferente. La alarma nunca debe dispararse si se activa un solo detector o ninguno. Por último y por razones de seguridad, se deberá activar si $a = 0, b = 0, c = 0$ y $d = 1$. Diseñe un circuito de control para esta alarma con el menor número posible de puertas lógicas.

(Propuesto Andalucía 96/97)

Realizamos la tabla de verdad basándonos en las condiciones iniciales

a	b	c	d	S
0	0	0	0	0
0	0	0	1	1
0	0	1	0	0
0	0	1	1	X
0	1	0	0	0
0	1	0	1	X
0	1	1	0	X
0	1	1	1	1
1	0	0	0	0
1	0	0	1	X
1	0	1	0	X
1	0	1	1	1
1	1	0	0	X
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1

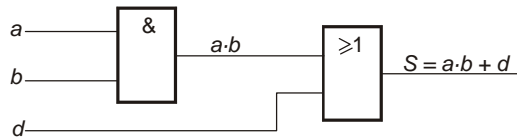
	cd	00	01	11	10
ab	00		1	X	
	01		X	1	X
	11	X	1	1	1
	10		X	1	X

Sólo utilizaremos los términos indiferentes necesarios para la simplificación.

De los agrupamientos deducimos la función simplificada

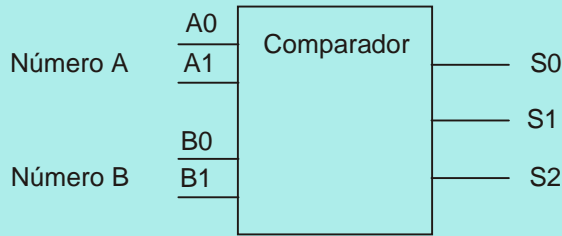
$$S = d + a \cdot b$$

El circuito resultante será



Problema 14

El circuito de la figura es un comparador binario de dos números (A y B) de dos bits. Las salidas (S0, S1 y S2) toman el valor lógico "1" cuando $A > B$, $A < B$ y $A = B$, respectivamente. Obtenga las funciones lógicas de cada salida y simplifíquelas por Karnaugh.



(Selectividad andaluza junio-98)

Realizamos la tabla de verdad y expresamos las funciones canónicas para las tres salidas y las simplificamos por Karnaugh.

2^1	2^0	2^1	2^0	A>B	A<B	A=B
A ₁	A ₀	B ₁	B ₀	S ₀	S ₁	S ₂
0	0	0	0	0	0	1
0	0	0	1	0	1	0
0	0	1	0	0	1	0
0	0	1	1	0	1	0
0	1	0	0	1	0	0
0	1	0	1	0	0	1
0	1	1	0	0	1	0
0	1	1	1	0	1	0
1	0	0	0	1	0	0
1	0	0	1	1	0	0
1	0	1	0	0	0	1
1	0	1	1	0	1	0
1	1	0	0	1	0	0
1	1	0	1	1	0	0
1	1	1	0	1	0	0
1	1	1	1	0	0	1

Las funciones resultantes

$$S_0 = \bar{A}_1 \cdot A_0 \cdot \bar{B}_1 \cdot \bar{B}_0 + A_1 \cdot \bar{A}_0 \cdot \bar{B}_1 \cdot \bar{B}_0 + A_1 \cdot \bar{A}_0 \cdot \bar{B}_1 \cdot B_0 +$$

$$+ A_1 \cdot A_0 \cdot \bar{B}_1 \cdot \bar{B}_0 + A_1 \cdot A_0 \cdot \bar{B}_1 \cdot B_0 + A_1 \cdot A_0 \cdot B_1 \cdot \bar{B}_0$$

$$S_I = \bar{A}_1 \cdot \bar{A}_0 \cdot \bar{B}_1 \cdot B_0 + \bar{A}_1 \cdot \bar{A}_0 \cdot B_1 \cdot \bar{B}_0 + \bar{A}_1 \cdot \bar{A}_0 \cdot B_1 \cdot B_0 +$$

$$+ \bar{A}_1 \cdot A_0 \cdot B_1 \cdot \bar{B}_0 + \bar{A}_1 \cdot A_0 \cdot B_1 \cdot B_0 + A_1 \cdot \bar{A}_0 \cdot B_1 \cdot B_0$$

$$S_2 = \bar{A}_1 \cdot \bar{A}_0 \cdot \bar{B}_1 \cdot \bar{B}_0 + \bar{A}_1 \cdot A_0 \cdot \bar{B}_1 \cdot B_0 + A_1 \cdot \bar{A}_0 \cdot B_1 \cdot \bar{B}_0 +$$

$$+ A_1 \cdot A_0 \cdot B_1 \cdot B_0$$

$B_1 B_0$	00	01	11	10
$A_1 A_0$	00			
01	1			
11	1	1		1
10	1	1		

$B_1 B_0$	00	01	11	10
$A_1 A_0$	00	1	1	1
01			1	1
11				
10			1	

$$S_0 = A_1 \cdot \bar{B}_1 + A_0 \cdot \bar{B}_1 \cdot \bar{B}_0 +$$

$$+ A_1 \cdot A_0 \cdot \bar{B}_0$$

$$S_I = \bar{A}_1 \cdot B_1 + \bar{A}_0 \cdot B_1 \cdot B_0 +$$

$$+ \bar{A}_1 \cdot \bar{A}_0 \cdot B_0$$

$B_1 B_0$	00	01	11	10
$A_1 A_0$	00	1		
01		1		
11			1	
10				1

$$S_2 = \bar{A}_1 \cdot \bar{A}_0 \cdot \bar{B}_1 \cdot \bar{B}_0 + \bar{A}_1 \cdot A_0 \cdot \bar{B}_1 \cdot B_0 + A_1 \cdot \bar{A}_0 \cdot B_1 \cdot \bar{B}_0 + A_1 \cdot A_0 \cdot B_1 \cdot B_0$$

Problema 15

Una función lógica depende de cuatro variables "a", "b", "c" y "d" y toma el valor lógico "1" si el número de variables con el mismo valor es par. Enunciar dicha función y simplificarla por procedimientos algebraicos y por el método de Karnaugh.

(Selectividad andaluza)

Realizamos la tabla de verdad en función de las especificaciones

a	b	c	d	S
0	0	0	0	1
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	1
0	1	1	0	1
0	1	1	1	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	1
1	0	1	1	0
1	1	0	0	1
1	1	0	1	0
1	1	1	0	0
1	1	1	1	1

La función resultante será

$$S = \bar{a} \cdot \bar{b} \cdot \bar{c} \cdot \bar{d} + \bar{a} \cdot \bar{b} \cdot c \cdot d + \bar{a} \cdot b \cdot \bar{c} \cdot d + \bar{a} \cdot b \cdot c \cdot \bar{d} + \\ + a \cdot \bar{b} \cdot \bar{c} \cdot d + a \cdot \bar{b} \cdot c \cdot \bar{d} + a \cdot b \cdot \bar{c} \cdot \bar{d} + a \cdot b \cdot c \cdot d$$

La simplificamos por el método algebraico

$$S = \bar{a} \cdot \bar{b} \cdot (\bar{c} \cdot \bar{d} + c \cdot d) + \bar{a} \cdot b \cdot (\bar{c} \cdot d + c \cdot \bar{d}) + \\ + a \cdot \bar{b} \cdot (\bar{c} \cdot d + c \cdot \bar{d}) + a \cdot b \cdot (\bar{c} \cdot \bar{d} + c \cdot d) \\ S = (\bar{c} \cdot \bar{d} + c \cdot d) \cdot (\bar{a} \cdot \bar{b} + a \cdot b) + (\bar{c} \cdot d + c \cdot \bar{d}) \cdot (\bar{a} \cdot b + a \cdot \bar{b}) \\ S = (\overline{c \oplus d}) \cdot (\overline{a \oplus b}) + (c \oplus d) \cdot (a \oplus b) \\ S = \overline{a \oplus b \oplus c \oplus d} \\ S = a \oplus b \oplus c \oplus d$$

72 *Problemas y Cuestiones de Tecnología Industrial*

Si situamos los términos sobre la tabla, para aplicar el método de Karnaugh, observamos en la cuadrícula que no existen términos adyacentes; sin embargo la disposición nos indica la existencia de funciones OR y NOR Exclusivas.

<i>cd</i>	00	01	11	10
<i>ab</i>				
00	1		1	
01		1		1
11	1		1	
10		1		1

La expresión resultante partiendo de la disposición de estos términos

$$S = (\overline{c \oplus d}) \cdot (\overline{a \oplus b}) + (c \oplus d) \cdot (a \oplus b)$$

$$S = \overline{a \oplus b \oplus c \oplus d}$$

$$S = a \odot b \odot c \odot d$$

Problema 16

El control de una luz de escalera se realiza mediante dos interruptores "a" y "b", colocados en los extremos de la misma. Se pide:

- Establezca la tabla de verdad.
- Obtenga la función lógica.
- Represéntela mediante un esquema utilizando puertas lógicas.

(Selectividad andaluza septiembre-98)

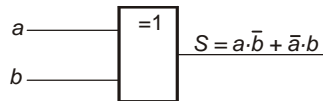
a. Realizamos la tabla de verdad

a	b	S
0	0	0
0	1	1
1	0	1
1	1	0

b. Obtenemos la función

$$S = \overline{a}b + a\overline{b} = a \oplus b$$

c. Dibujamos el circuito



Problema 17

Un proceso de fabricación es controlado por cuatro sensores A, B, C y D, de forma que sus salidas son "0" o "1", según estén desactivados o activados respectivamente. El proceso deberá detenerse cuando está activado el sensor A o cuando lo estén dos sensores cualesquiera. Se pide:

- a) Realice la tabla de verdad.
- b) Simplifique la función por el método de Karnaugh.
- c) Represente el esquema del circuito con puertas lógicas.

(Selectividad andaluza septiembre-99)

a. Realizamos primeramente su tabla de verdad

a	b	c	d	S
0	0	0	0	1
0	0	0	1	1
0	0	1	0	1
0	0	1	1	0
0	1	0	0	1
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0

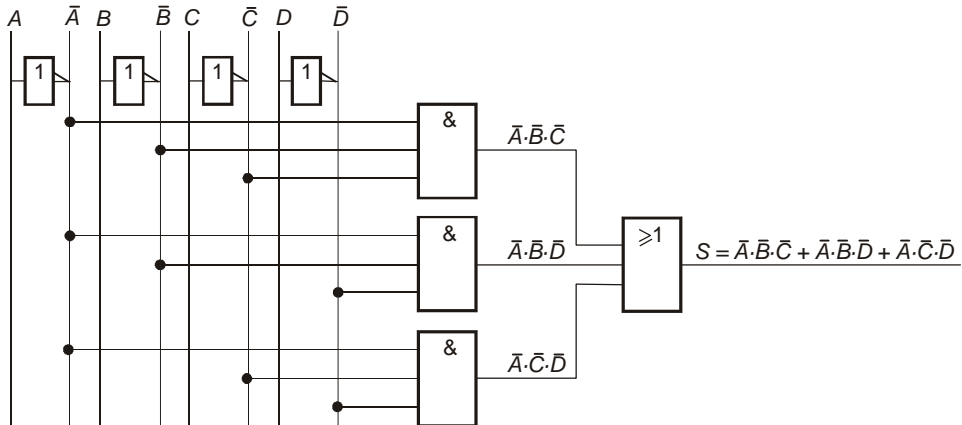
b. Si situamos los términos sobre la cuadrícula para simplificarla por Karnaugh

<i>CD</i>	00	01	11	10
<i>AB</i>	00	1	1	1
01	1			
11				
10				

C. Obtenemos la función

$$S = \bar{A} \cdot \bar{B} \cdot \bar{D} + \bar{A} \cdot \bar{C} \cdot \bar{D} + \bar{A} \cdot \bar{B} \cdot \bar{C}$$

El circuito resultante será



Problema 18

Un circuito digital posee dos entradas de señal I_0 e I_1 , una entrada de selección, S , y una salida, W , siendo su funcionamiento el siguiente:

- Si $S = 0$, $W = I_0$
- Si $S = 1$, $W = I_1$

Obtenga un circuito lógico que realice dicha función.

(Propuesto Andalucía 98/99)

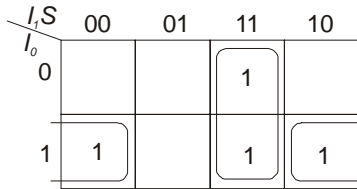
Realizamos primeramente su tabla de verdad

I_0	I_1	S	W
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

La función obtenida

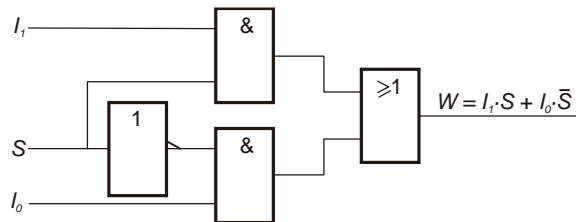
$$W = \bar{I}_0 \cdot I_1 \cdot S + I_0 \cdot \bar{I}_1 \cdot \bar{S} + I_0 \cdot I_1 \cdot \bar{S} + I_0 \cdot I_1 \cdot S$$

Si la simplificamos por el método de Karnaugh



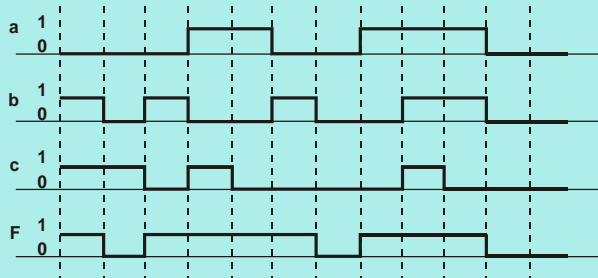
Resulta $W = I_0 \cdot \bar{S} + I_1 \cdot S$

El circuito será



Problema 19

Partiendo del cronograma de la figura, diseñe un circuito lógico que lo cumpla, con el menor número posible de puertas lógicas.

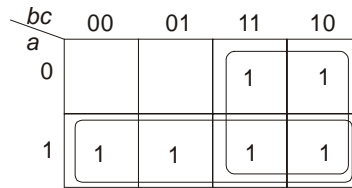


(Propuesto Andalucía 98/99)

Realizamos primeramente su tabla de verdad

a	b	c	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

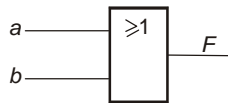
Si situamos los términos sobre la cuadrícula para simplificarla por Karnaugh



Resulta

$$F = a + b$$

El circuito será



Problema 20

Un circuito digital acepta en su entrada un número binario, N, de cuatro bits y da, a su salida, dos señales, S1 y S2. S1 se activa si $9 < N \leq 15$. S2 permanece desactivada si N es cero o múltiplo de 2. Obtenga las tablas de verdad y las funciones lógicas para cada una de sus salidas.

(Selectividad andaluza junio - 99)

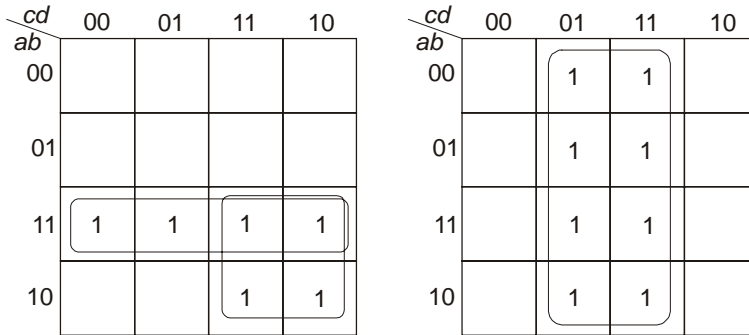
Obtenemos la tabla de verdad de las dos salidas y sus funciones canónicas a partir de las condiciones dadas

a	b	c	d	S1	S2
0	0	0	0	0	0
0	0	0	1	0	1
0	0	1	0	0	0
0	0	1	1	0	1
0	1	0	0	0	0
0	1	0	1	0	1
0	1	1	0	0	0
0	1	1	1	0	1
1	0	0	0	0	0
1	0	0	1	0	1
1	0	1	0	1	0
1	0	1	1	1	1
1	1	0	0	1	0
1	1	0	1	1	1
1	1	1	0	1	0
1	1	1	1	1	1

$$S1 = a \cdot \bar{b} \cdot c \cdot \bar{d} + a \cdot \bar{b} \cdot c \cdot d + a \cdot b \cdot \bar{c} \cdot \bar{d} + a \cdot b \cdot \bar{c} \cdot d + a \cdot b \cdot c \cdot \bar{d} + a \cdot b \cdot c \cdot d$$

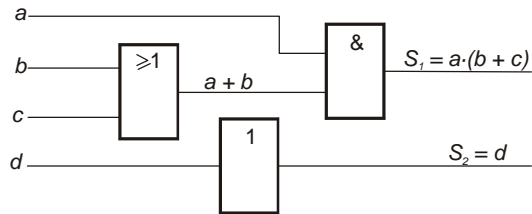
$$S2 = \bar{a} \cdot \bar{b} \cdot \bar{c} \cdot d + \bar{a} \cdot \bar{b} \cdot c \cdot d + \bar{a} \cdot b \cdot \bar{c} \cdot d + \bar{a} \cdot b \cdot c \cdot d + a \cdot \bar{b} \cdot \bar{c} \cdot d + a \cdot \bar{b} \cdot c \cdot d + a \cdot b \cdot \bar{c} \cdot d + a \cdot b \cdot c \cdot d$$

Simplificamos las funciones por Karnaugh y realizamos el circuito



$$S1 = a \cdot b + a \cdot c = a(b + c)$$

$$S2 = d$$



Problema 21

En un sistema determinado, para realizar una función específica se debe actuar simultáneamente sobre los dos pulsadores disponibles.

Se pide:

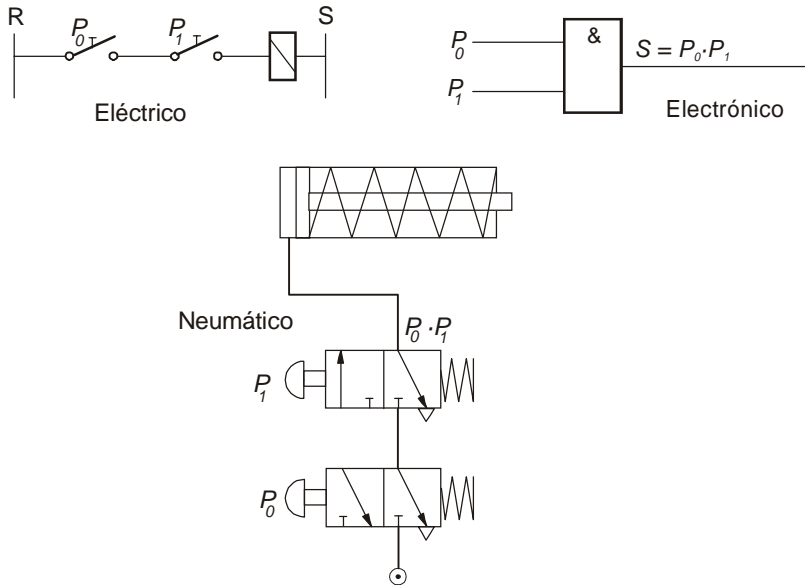
- a) Tabla de verdad del proceso.
- b) Realizar el esquema de TRES circuitos, uno eléctrico, otro neumático y otro electrónico que realicen la función indicada.
- c) Comparar los tres circuitos indicando algunas ventajas, inconvenientes o aplicaciones de éstos.

(Selectividad Andaluza)

a. La tabla de verdad según la condición exigida

P_1	P_0	S
0	0	0
0	1	0
1	0	0
1	1	1

b. Los tres circuitos



c. Comparamos los tres tipos de circuitos de dos formas diferentes; una basándonos en su características generales y otra en función de los procesos a realizar.

<i>Circuitos</i>	<i>Ventajas</i>	<i>Inconvenientes</i>	<i>Aplicaciones</i>
Eléctricos	Pueden controlar grandes potencias por sí solos	Desgastes mecánicos y producción de chispas	Circuitos de control simples
<i>Neumáticos</i>	No necesitan circuito de retorno de fluido	Ruidosos y caros	Aplicaciones industriales
<i>Electrónicos</i>	Muy fiables Pueden realizar funciones lógicas No existen desgastes mecánicos No necesitan instalaciones pesadas	No pueden controlar grandes potencias directamente con salidas lógicas	Controles realimentados

Problema 22

Se desea controlar una lámpara empleando tres interruptores, de forma que sólo se encienda cuando esté activado un solo interruptor o los tres simultáneamente. Se pide:

- a) La tabla de verdad.
- b) La función lógica.
- c) Realizar un circuito con puertas lógicas que lo ejecute.

(Propuesto Andalucía 97/98)

a. La tabla de verdad según las condiciones iniciales

a	b	c	L
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

b. La función lógica que se deduce de la tabla.

$$L = \bar{a} \cdot \bar{b} \cdot c + \bar{a} \cdot b \cdot \bar{c} + a \cdot \bar{b} \cdot \bar{c} + a \cdot b \cdot c$$

Si la simplificamos algebraicamente, resulta

$$L = \bar{a} \cdot (\bar{b} \cdot c + b \cdot \bar{c}) + a \cdot (\bar{b} \cdot \bar{c} + b \cdot c)$$

$$L = \bar{a} \cdot (b \oplus c) + a \cdot (\overline{b \oplus c})$$

$$L = a \oplus b \oplus c$$

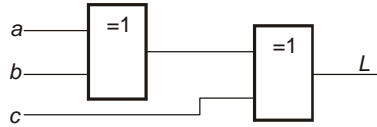
Si la simplificamos por el método de Karnaugh, observamos, del mismo modo que

	<i>bc</i>	00	01	11	10
<i>a</i>	0		①		①
	1	①		①	

$$L = \bar{a} \cdot (b \oplus c) + a \cdot (\overline{b \oplus c})$$

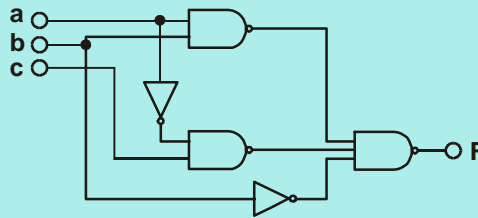
$$L = a \oplus b \oplus c$$

C. El circuito resultante será



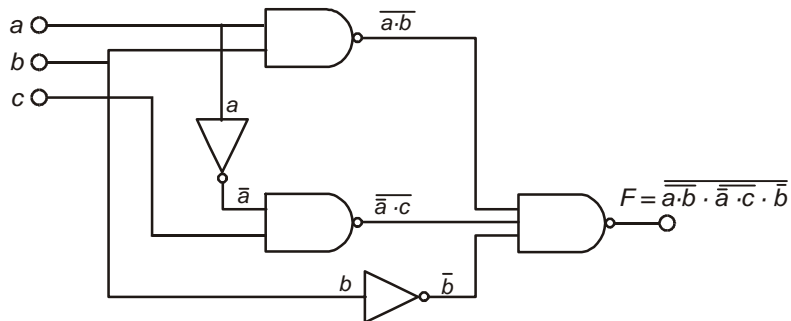
Problema 23

Partiendo del circuito de la figura, obtener la ecuación de la función implementada, simplificarla y realizarla de nuevo con el menor número de puertas lógicas.



(Selectividad Andaluza)

Sobre el circuito vamos obteniendo las operaciones efectuadas a través de las puertas, hasta llegar a la salida



Obtenida la función la simplificamos algebraicamente

$$F = \overline{\overline{a} \cdot \overline{b} \cdot \overline{a} \cdot \overline{c} \cdot \overline{b}} = \overline{\overline{a} \cdot \overline{b}} + \overline{\overline{a} \cdot \overline{c}} + \overline{\overline{b}} = a \cdot b + \overline{a} \cdot c + b = b \cdot (a + 1) + \overline{a} \cdot c$$

$$F = b + \overline{a} \cdot c$$

Si simplificamos por Karnaugh, obteniendo primeramente la función canónica, resultará

$$F = a \cdot b + \bar{a} \cdot c + b = a \cdot b \cdot (c + \bar{c}) + \bar{a} \cdot c \cdot (b + \bar{b}) + b \cdot (a + \bar{a}) \cdot (c + \bar{c})$$

Operando

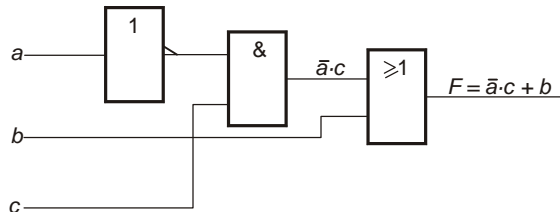
$$F = a \cdot b \cdot c + \bar{a} \cdot b \cdot c + \bar{a} \cdot b \cdot \bar{c} + a \cdot b \cdot \bar{c} + \bar{a} \cdot \bar{b} \cdot c$$

<i>bc</i>	00	01	11	10
<i>a</i>				
0		1	1	1
1			1	1

También por este método el resultado es el mismo, obteniendo

$$F = b + \bar{a} \cdot c$$

El circuito será el indicado



Problema 24

Un circuito digital consta de cuatro entradas y dos salidas. Una de las salidas toma el valor lógico "uno" sólo cuando existe mayoría de entradas a "uno". La otra salida se activa sólo si hay igual número de entradas a "uno" que a "cero".

- a) Confeccione la tabla de verdad.
- b) Simplifique la función resultante por Karnaugh.
- c) Represente la función con puertas lógicas.

(Selectividad andaluza junio-00)

a. La tabla de verdad correspondiente al enunciado del problema

a	b	c	d	S ₁	S ₂	
0	0	0	0	0	0	
0	0	0	1	0	0	
0	0	1	0	0	0	
0	0	1	1	0	1	
0	1	0	0	0	0	
0	1	0	1	0	1	
0	1	1	0	0	1	
0	1	1	1	1	0	
1	0	0	0	0	0	
1	0	0	1	0	1	
1	0	1	0	0	1	
1	0	1	1	1	0	
1	1	0	0	0	1	
1	1	0	1	1	0	
1	1	1	0	1	0	
1	1	1	1	0	1	0

b. El mapa de Karnaugh correspondiente a S₁ y a S₂ y las funciones simplificadas:

cd \ ab	00	01	11	10
00				
01			1	
11		1	1	1
10			1	

S₁

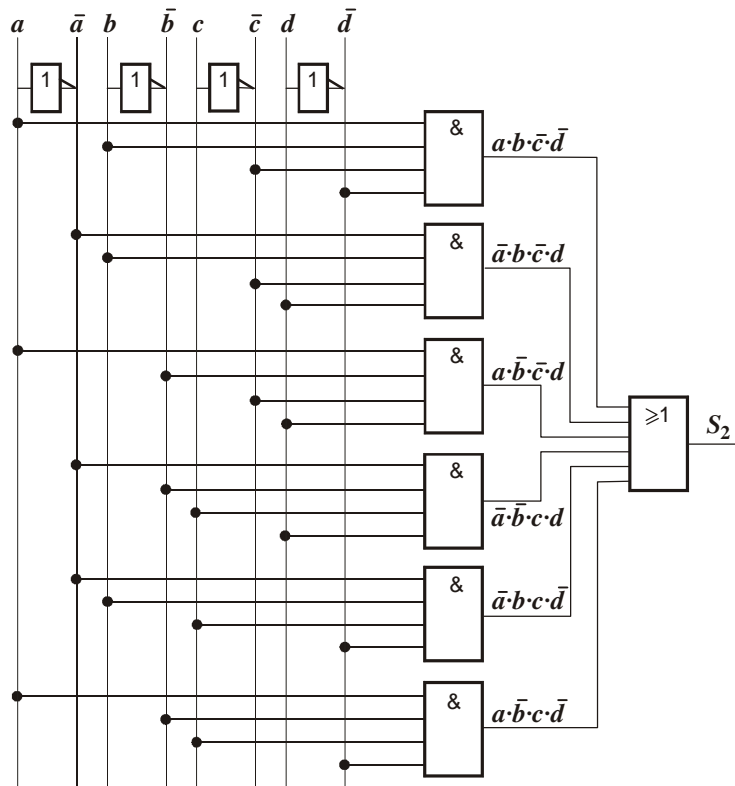
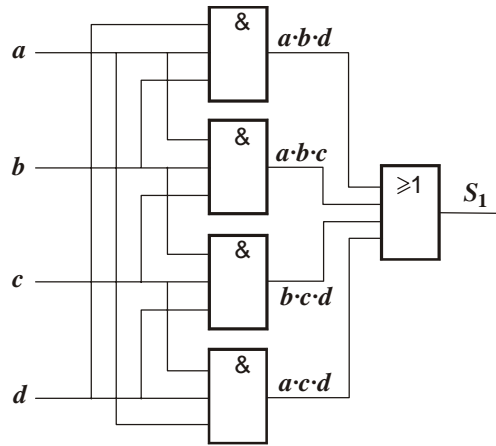
cd \ ab	00	01	11	10
00			1	
01		1		1
11	1			
10		1		1

S₂

$$S_1 = a \cdot b \cdot d + a \cdot b \cdot c + b \cdot c \cdot d + a \cdot c \cdot d$$

$$S_2 = a \cdot b \cdot \bar{c} \cdot \bar{d} + \bar{a} \cdot b \cdot \bar{c} \cdot d + a \cdot \bar{b} \cdot \bar{c} \cdot d + \bar{a} \cdot \bar{b} \cdot c \cdot d + \bar{a} \cdot b \cdot c \cdot \bar{d} + a \cdot \bar{b} \cdot c \cdot \bar{d}$$

C. Las representaciones de las funciones obtenidas



Esta página está intencionadamente en blanco